



智原科技公佈民國 114 年 2 月份合併營收報告

[新竹 台灣] 114 年 3 月 7 日

智原科技股份有限公司今(7)日公佈民國 114 年 2 月份合併營業額為新台幣 2,836,864 仟元，與去年同期增加 244.64%。

合併營收報告

(單位: 新台幣仟元)

營收月份	民國 114 年	民國 113 年	年度增(減)比率
2 月份	2,386,864	823,145	244.64%

註：民國 114 年之合併數字係內部結算，未經會計師查核

關於智原科技

智原科技 (Faraday Technology Corporation, TWSE: 3035) 以提供造福人類、支持永續發展的晶片為使命，持續發展完整的 ASIC 解決方案，包含 3D 先進封裝、Neoverse CSS 設計、FPGA-Go-ASIC 與晶片實體設計服務。同時，智原擁有豐富的矽智財資料庫，涵蓋 I/O、Cell Library、Memory Compiler、ARM-compliant CPUs、LPDDR4/4X、DDR4/3、MIPI D-PHY、V-by-One、USB 3.1/2.0、10/100/Giga Ethernet、SATA3/2、PCIe Gen4/3、可程式設計高速 SerDes，及 PCIe Gen4/3 等數百個週邊訊號 IP。更多資訊，請瀏覽智原科技網站 www.faraday-tech.com 或 [LinkedIn](#) 專頁。

公司發言人

曾雯如 (Grace Tseng), 財務長

TEL: 886-3-5787888

投資法人關係

盧昭儀 (Samantha Lu)

TEL: 886-3-5787888 #84588 / Email: ir@faraday-tech.com