

智原科技 2024 年第二季合併營收 26.5 億，EPS NT\$1.00 先進製程再獲 ASIC 新案，NRE 營收續創新高

2024 年第二季合併財務報表摘要

- 營業收入為新台幣 26.5 億元
- 毛利率為 47.1%
- 歸屬於母公司業主之淨利為新台幣 2.6 億元
- 基本每股盈餘為新台幣 1.00 元

台灣·新竹 – 2024 年 7 月 30 日 – 智原科技 (TWSE: 3035) · ASIC 設計服務暨矽智財(IP)研發銷售領導廠商，今日公佈 2024 年第二季合併財務報表。第二季合併營收為新台幣 26.5 億元，較上季增加 3%，較去年同期下降 9%。第二季毛利率為 47.1%，歸屬於母公司業主之淨利為新台幣 2.6 億元，基本每股盈餘為新台幣 1.00 元。

回顧第二季，三大產品別皆較前一季成長，IP 營收為新台幣 3.5 億，季增 5%，年增 1%，委託設計服務(NRE)為新台幣 6.5 億，季增 3%，年增 32%，再創單季新高紀錄；量產營收為新台幣 16.6 億元，季增 2%，年減 21%，ASIC 客戶庫存調整漸近尾聲，調整過後將陸續恢復動能，MCU 需求亦較上季增加，帶動量產營收較上季成長。毛利率受到產品組合影響較上季增加 0.6 個百分點達 47.1%，惟營業費用季增 12%，使得營業利益率較上季下降達 9.7%，基本每股盈餘為新台幣 1.00 元。上半年公司完成許多佈局，包含併購、現金增資及策略投資，為公司長期發展奠定基礎，雖然今年量產受到庫存調整影響，但公司在設計環境、設計資源及夥伴關係等多個面向的佈局持續進行以銜接先進製程及先進封裝的廣大需求。公司亦於第二季加入英特爾晶圓代工設計服務聯盟(Intel Foundry Accelerator Design Services Alliance)，此合作可以滿足客戶對先進應用的需求，同時擴大公司於先進製程之潛在市場，為公司帶來新一波 ASIC 商機。第二季智原在先進製程快速擴展並獲得客戶肯定，讓公司成功獲取數個國際客戶先進製程 ASIC 開案，挹注 NRE 營收再創單季新高；上半年先進製程業務表現優異，上半年簽訂之 Design win 訂單金額已超過去年全年，客戶對先進製程的詢問度持續提升，使得公司於先進製程及先進封裝洽談中的案子數量大幅增加，加速先進製程接案的耕耘曲線。

展望第三季，合併營收可望較上季成長，三大產品別皆呈現季增趨勢，IP 及 NRE 可望再創單季新高紀錄。智原未來的成長將由先進製程及先進封裝兩大引擎帶動，公司在先進製程除了提供 SoC 設計，也會將價值鏈延伸，依照客戶需求提供先進封裝或設計支援，將原本的價值擴大，在先進封裝，智原獨特的垂直分工商務模式，可以提供客戶整合的一站式購足服務，尤其是戰略物資的掌握更是關鍵，公司將持續為設計加值，放大先進封裝的營收貢獻，同時也增加先進製程的開案機會，將公司的價值極大化。

營運成果

營運成果

(金額: 百萬新台幣)	2024 年第二季	2024 年第一季	增(減) %	2023 年第二季	增(減) %
營業收入淨額	2,649	2,579	2.7	2,917	-9.2
營業毛利	1,249	1,200	4.1	1,271	-1.7
營業費用	(992)	(883)	12.3	(851)	16.6
營業利益	257	317	-18.9	420	-38.9
營業外收入及支出	83	38	112.4	95	-12.9
本期淨利(歸屬母公司業主)	261	280	-6.9	414	-36.9
基本每股盈餘 (元)	1.00	1.13		1.66	

財務報告

營業成本、營業費用與營業外收入及支出

(金額: 百萬新台幣)	2024 年第二季	2024 年第一季	增(減) %	2023 年第二季	增(減) %
營業收入淨額	2,649	2,579	2.7	2,917	-9.2
營業成本	(1,400)	(1,379)	1.5	(1,646)	-15.0
營業毛利	1,249	1,200	4.1	1,271	-1.7
毛利率 (%)	47.1%	46.5%		43.6%	
營業費用	(992)	(883)	12.3	(851)	16.6
營業利益	257	317	-18.9	420	-38.9
營業利潤率 (%)	9.7%	12.3%		14.4%	
營業外收入及支出	83	38	112.4	95	-12.9

流動資產

(金額: 百萬新台幣)	2024.06.30	2024.03.31	2023.06.30
現金及約當現金	9,900	9,940	6,392
應收票據及帳款淨額	1,088	886	1,315
應收帳款週轉天數	46	43	39
存貨淨額	929	956	1,766
存貨週轉天數	69	71	126
流動資產合計	12,401	12,639	9,844

負債

(金額: 百萬新台幣)	2024.06.30	2024.03.31	2023.06.30
流動負債合計	4,468	3,507	4,601
應付票據及帳款	1,268	1,094	1,159
其他	3,200	2,413	3,442
非流動負債合計	697	694	324
負債總計	5,165	4,201	4,925
負債/權益比	39.3%	30.1%	55.0%

營收分析

委託設計營收 (應用別)

應用	2024 年第二季	2024 年第一季	2023 年第二季	委託設計營收 (製程技術別)	技術	2024 年第二季	2024 年第一季	2023 年第二季
通訊網路	8.9%	31.1%	29.9%	≥0.25um	0.2%	-	0.8%	
行業用	58.1%	39.5%	39.8%	0.11um~0.18um	15.4%	5.5%	12.5%	
多媒體/消費性電子/ 電腦週邊	2.5%	3.5%	11.1%	55nm~90nm	9.2%	6.8%	10.2%	
AIoT	30.5%	25.9%	19.2%	40nm	11.3%	19.4%	44.4%	
				≤28nm	63.9%	68.3%	32.1%	

量產營收 (應用別)

應用	2024 年第二季	2024 年第一季	2023 年第二季	量產營收 (製程技術別)	技術	2024 年第二季	2024 年第一季	2023 年第二季
通訊網路	8.8%	4.4%	11.0%	≥0.25um	1.1%	0.3%	1.2%	
行業用	26.1%	38.1%	45.5%	0.11um~0.18um	10.6%	27.0%	25.5%	
多媒體/消費性電子/ 電腦週邊	11.5%	10.0%	9.5%	55nm~90nm	58.1%	46.5%	45.4%	
AIoT	53.6%	47.5%	34.0%	40nm	17.3%	15.6%	14.6%	
				≤28nm	12.9%	10.6%	13.3%	

總營收 (產品別)

產品	2024 年第二季	2024 年第一季	2023 年第二季
量產	62.6%	62.9%	71.5%
委託設計服務	24.4%	24.3%	16.8%
矽智財	13.0%	12.8%	11.7%

Contact

曾雯如

財務長兼發言人

+886-3-5787888

盧昭儀

投資人關係

+886-3-5787888 ext. 84588

ir@faraday-tech.com

關於智原

智原科技 (Faraday Technology Corporation, TWSE: 3035) 以提供造福人類、支持永續發展的晶片為使命，持續發展完整的 ASIC 解決方案，包含 2.5D/3D 先進封裝、Arm Neoverse CSS 設計、FPGA-Go-ASIC 與晶片實體設計服務。同時，智原擁有豐富的矽智財資料庫，涵蓋 I/O、Cell Library 、 Memory Compiler 、 ARM-compliant CPUs 、 LPDDR4/4X 、 DDR4/3 、 MIPI D-PHY 、 V-by-One 、 USB 3.1/2.0 、 10/100/Giga Ethernet 、 SATA3/2 、 PCIe Gen4/3 、可程式設計高速 SerDes ，及 PCIe Gen4/3 等數百個週邊訊號 IP 。更多資訊，請瀏覽智原科技網站：www.faraday-tech.com 或 [LinkedIn](#) 專頁。